

(5)	30S			HL4 Y007	5S,		H Y005
	5S						
6	5S			HL4 Y007		HL3 Y006	3S
	M2						
7							
6							
		CAD					
1				FX2N-48MR	PLC		
2		CAD					
3							
4							
5							
6							
1				PLC			
2		PLC					
				PLC	PLC		
3							
4							
5.							
1.	2019	10	01				
2.	2019	10	04	10	10		
3.	2019	10	11	10	18		PLC
4.	2019	10	19	10	21		

5. 2019年10月22日~10月26日：根据指导老师意见修改，罗高明完成毕业设计成果。

6. 2019年10月27日~10月30日：根据学校实训条件，完成模拟电路的调试。

7. 2019年11月01日~11月06日：制作答辩PPT，参加毕业设计答辩。

8. 2019年11月06日~11月12日：根据指导老师修改意见完成毕业设计成果，并上传资料。